



SEMESTRUL I • 1 GR./1 SG.

ORAR ANUL III

ORĂ	LUNI	MARȚI	MIERCURI	JOI	VINERI	SÂMBĂȚĂ
8-9		Teoria transmisiunii informației (C) A302 LEA+LTE III Conf. dr. ing. Dan Puchianu		Teoria transmisiunii informației (S) A311 Conf. Cătălin Drăgoi		
9-10						
10-11	Circuite integrate analogice (C) LEA+LTE III A 301 Conf. dr. ing. Gabriel Predușcă	Modele Spice 2(C) A308 Conf. dr. ing. Dan Puchianu		Teoria transmisiunii informației (L) A311 Conf. Cătălin Drăgoi		
11-12						
12-13		A.S.C. (L) A 317 Conf. Iulian Udrioiu				
13-14	Circuite integrate analogice (S/L) A 307 Conf. dr. ing. Gabriel Predușcă	Modele Spice 2(S) A308 Dr. Andrei Gheorghe				
14-15				Analiza și sinteza circuitelor LEA+LTE III (C) A317 Conf. Iulian Udrioiu	Structuri integrate pentru aplicații specifice (C) A115 Conf. Diaconu Emil	
15-16	Proiect la circuite integrate analogice A 307 Conf. dr. ing. Gabriel Predușcă					
16-17						
17-18		Modele Spice 2(L) A115 Dr. Andrei Gheorghe		Analiza și sinteza circuitelor (S) A317 Conf. Iulian Udrioiu	Structuri integrate pentru aplicații specifice (L) A115 Dr. A. Gheorghe	
18-19						
19-20						

Observatie: Orarul poate suporta modificări în primele 2 săptămâni!

Director departament,
Conf. dr. ing. Dan Constantin PUCHIANU

Întocmit,
Ing. Niculescu Luminița

F.046.2010.Ed1.