

ORAR ANUL III



SEMESTRUL I • 1 GR./1 SG.

ORĂ	LUNI	MARȚI	MIERCURI	JOI	VINERI	SÂMBĂȚĂ
8-9			Teoria transmisiunii informației (C) A301 LEA+ITE III Conf. dr. ing. Dan Puchianu		Teoria transmisiunii informației (S) A311 Conf. Cătălin Drăgoi	
9-10						
10-11	Circuite integrate analogice (C) LEA+LTE III A 302 Conf. dr. ing. Gabriel Predușcă		Modele Spice 2(C) A308 Conf. dr. ing. Dan Puchianu		Teoria transmisiunii informației (L) A311 Conf. Cătălin Drăgoi	
11-12						
12-13						
13-14			Modele Spice 2(L/S) A308 Conf. dr. ing. Dan Puchianu	A.S.C. (L) A 317 Conf. Iulian Udriou	Circuite integrate analogice (S/L) A 307 Conf. dr. ing. Gabriel Predușcă	
14-15				A.S.C. (S) A 317 Conf. Iulian Udriou	Proiect la circuite integrate analogice A 307 Conf. dr. ing. Gabriel Predușcă	
15-16				Analiza și sinteza circuitelor (C) A317 Conf. Iulian Udriou		
16-17	Structuri integrate pentru aplicații specifice (C) A115 Conf. Diaconu Emil					
17-18						
18-19	Structuri integrate pentru aplicații specifice (L) A115 Dr. A. Gheorghe					
19-20						

Observație: Orarul poate suporta modificări în primele 2 săptămâni!

18-20 I.A.C.(C)Prof. G. Gorghiu, Amf.J2micro IX /(S) Cercetător R. Olteanu C102

F.046.2010.Ed3.

Document de uz intern

Director departament,
Conf. dr. ing. Dan Constantin PUCHIANU

Întocmit,
Ing. Niculescu Luminița

