



ORAR ANUL III

SEMESTRUL I • 1 GR./2 SG.

UNIVERSITATEA VALAHIA DIN TÂRGOVIȘTE
FACULTATEA DE INGINERIE ELECTRICĂ, ELECTRONICĂ ȘI TEHNOLOGIA INFORMAȚIEI
Tehnologii și Sisteme de Telecomunicații

2026-2027

ORĂ	LUNI		MARȚI		MIERCURI		JOI		VINERI		SÂMBĂȚĂ
	Sg1	Sg2	Sg1	Sg2	Sg1	Sg2	Sg1	Sg2	Sg1	Sg2	
8-9			Sisteme de transmisiuni telefonice(C) A117 Șl. dr. ing. Vasile Ion		Teoria transmisiunii informației (C) A301 LEA+ITE III Conf. dr. ing. Dan Puchianu			S.T.T. (L) A117 Șl. dr. ing. Vasile Ion			
9-10											
10-11	Circuite integrate analogice (C) LEA+LTE III A 302 Conf. dr. ing. Gabriel Predușcă		S.T.T. (L) A117 Șl. dr. ing. Vasile Ion		T.T.I. (S) A311 Conf. dr. ing. C. Drăgoi		A.S.C. (L) A317 Conf. Iulian Udriș		A.E.T.(L) A116 Șl. M. Ioniță		
11-12								A.S.C. (L) A317 Conf. Iulian Udriș	A.E.T.(P) A116 Șl. M. Ioniță	A.E.T.(P) A116 Șl. M. Ioniță	
12-13						T.T.I. (L) A311 Conf. C. Drăgoi			T.T.I. (L) A311 Conf. C. Drăgoi		
13-14	C.I. A. (L) A 307 Conf. dr. ing. Gabriel Predușcă	C.I. A. (L) A 307 Conf. dr. ing. Gabriel Predușcă					Practică pedagogică Rafira A. Colegiu Ienăchiță Văcărescu				
14-15										A.E.T.(L) A116 Șl. M. Ioniță	
15-16	Proiect la circuite integrate analogice A 307 Conf. dr. ing. Gabriel Predușcă		Automatizari în electronică și telecomunicații (C) A116 Prof. Henri Coandă				Analiza și sinteza circuitelor (C) A317 Conf. Iulian Udriș				
16-17											
17-18	Circuite integrate analogice (S) A307 Conf. dr. ing. Gabriel Predușcă						Analiza și sinteza circuitelor (S) A317 Conf. Iulian Udriș				
18-19	I.A.C.(C) Prof. G. Gorghiu Amf.J2micro IX I.A.C.(S) Cercetător R. Olteanu C102										
19-20											

Observație: Orarul poate suporta modificări în primele 2 săptămâni!

Director departament,
Conf. dr. ing. Dan Constantin PUCHIANU

Întocmit,
Ing. Niculescu Luminița

F.046.2010.Ed1.

Document de uz intern